

2. Formación

Título máximo obtenido:

Magíster

2.1. Títulos de grado.

Origen CVar: Formación académica > Nivel universitario de grado

Título	Año de obtención	Institución
Ingeniero Electrónico	2007	UNIVERSIDAD NACIONAL DE LA PLATA (UNLP)

2.2. Títulos de posgrado.

Origen CVar: Formación académica > Nivel universitario de posgrado

Especializaciones

Título	Año de obtención	Institución
Especialización en Docencia Universitaria	2019	UNIVERSIDAD NACIONAL DE LA PLATA (UNLP)

Maestrías

Título	Año de obtención	Institución
Magister en Ingeniería	2019	FACULTAD DE INGENIERIA ; UNIVERSIDAD NACIONAL DE LA PLATA

Doctorados

Título	Año de obtención	Institución
No hay información disponible.		

2.3. Otros títulos de nivel superior (formación técnica o terciaria).

Origen CVar: Formación académica > Nivel terciario no universitario

Título	Año de obtención	Institución
No hay información disponible.		

3. Área principal de desempeño profesional

Origen CVar: Antecedentes > Áreas de actuación

Áreas principales de actuación del docente.

Área	Subárea
INGENIERÍAS Y TECNOLOGÍAS - Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información	Hardware y Arquitectura de Computadoras

4. Docencia universitaria

4.1. Cargos docentes desempeñados.

Origen CVar: Cargos > Docencia > Nivel superior univesitario y/o posgrado

Acciones	Institución/Unidad académica	Cargo	Dedicación semanal	Designación	Fecha de inicio	Fecha de finalización
	DEPARTAMENTO DE ELECTROTECNIA ; FACULTAD DE INGENIERIA ; UNIVERSIDAD NACIONAL DE LA PLATA	Profesor adjunto	De 0 hasta 19 horas	Rentado	28/9/2019	
	UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	Profesor adjunto	De 0 hasta 19 horas	Rentado	1/8/2018	
	FACULTAD DE INGENIERIA ; UNIVERSIDAD NACIONAL DE LA PLATA	Ayudante diplomado	De 0 hasta 19 horas	Rentado	1/2/2018	
	UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	Profesor adjunto	De 0 hasta 19 horas	Rentado	1/8/2015	27/9/2019
	UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	Profesor adjunto	De 20 hasta 39 horas	Rentado	1/7/2015	31/7/2018
	INSTITUTO DE INGENIERÍA - UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	Profesor adjunto	De 0 hasta 19 horas	Rentado	1/4/2015	30/6/2015
	UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	Profesor adjunto	De 20 hasta 39 horas	Rentado	1/4/2015	1/8/2018
	DEPARTAMENTO DE QUIMICA ; FACULTAD DE CS.EXACTAS ; UNIVERSIDAD NACIONAL DE LA PLATA	Profesor adjunto	De 0 hasta 19 horas	Rentado	1/9/2014	28/9/2019
	UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	Profesor adjunto	40 horas o más	Rentado	1/8/2013	31/3/2015
	UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	Profesor adjunto	40 horas o más	Rentado	1/8/2013	31/3/2014

4.2. Dirección de tesis, tesinas y trabajos finales.

Origen CVar: Antecedentes > Formación de recursos humanos en CyT > Tesistas

Cantidad total de tesis doctorales dirigidas y concluidas en los últimos 5 años.

Cantidad de tesis doctorales que dirige actualmente.

Cantidad total de tesis de maestría dirigidas y concluidas en los últimos 5 años.

Cantidad de tesis de maestría que dirige actualmente.

Cantidad de tesinas y trabajos finales dirigidas y concluidas en los últimos 5 años.

Cantidad de tesinas y trabajos finales que dirige actualmente.

5. Experiencia en gestión académica

5.1. Cargos en gestión. Completar un cuadro por cada uno de los cargos desempeñados.

Origen CVar: Cargos > Cargos en gestión institucional

Fecha de inicio	Fecha de finalización	Institución	Cargo	Función	Dedicación semanal
No hay información disponible.					

6. Desempeño en el ámbito no universitario

6.1. Desempeños no académicos

Origen CVar: Antecedentes > Otras actividades CyT > Ejercicio de la profesión en el ámbito no académico

Acciones	Institución	Cargo/Función	Otro Cargo/Función	Fecha de inicio	Fecha de finalización	Disciplina
	ID INTERACTIVE	Otro (especificar)	Desarrollador de Hardware y Software embebido	1/5/2007	1/4/2009	Arquitectura, ingeniería y afines
	PETROKEN SA	Otro (especificar)	Instrumentista	1/11/2006	1/1/2007	Arquitectura, ingeniería y afines

7. Antecedentes en investigación científico-tecnológica

7.1. Indicar su pertenencia a sistemas de promoción de la investigación científico-tecnológica.

Origen CVar: Cargos > Docencia > Categorización en organismos científico-tecnológicos / del programa de incentivos

CONICET

☐

Programa de Incentivos

☒

* Categoría:

Categoría V

Otras categorizaciones obtenidas.

Origen CVar: Cargos > Docencia > Cargos de I+D en otro tipo de instituciones

Institución ú organismo	Categoría
CENTRO DE TÉCNICAS ANALOGICO DIGITALES - CETAD - DEPARTAMENTO DE ELECTROTECNIA ; FACULTAD DE INGENIERIA ; UNIVERSIDAD NACIONAL DE LA PLATA	Responsable del Área de Sistemas Reconfigurables
CENTRO DE TÉCNICAS ANALOGICO DIGITALES - CETAD - DEPARTAMENTO DE ELECTROTECNIA ; FACULTAD DE INGENIERIA ; UNIVERSIDAD NACIONAL DE LA PLATA	Responsable del Área de Nuevas Tecnologías de Sistemas Digitales
UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	Director de Proyecto de Investigación
UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	Responsable del área de Software Embebido y tecnologías de IoT

7.2. Proyectos de investigación.

Origen CVar: Antecedentes > Financiamiento científico y tecnológico

Proyectos de investigación en los que ha participado.

Acciones	Fecha de inicio	Fecha de finalización	Título del proyecto	Carácter de la participación
	31/12/2008	1/1/2011	Microtecnologías y Sistemas Reconfigurables	Becario de I+D
	1/9/2015	1/9/2017	Factibilidad y Eficiencia de Aplicaciones en Telemedicina sobre Sistemas Embebidos. Aplicaciones en Sistemas Multiprocesador	Director
	1/8/2003	1/12/2005	Programa de investigación en Técnicas Digitales (PRITED)	Estudiante
	1/7/2018	1/7/2020	Estudio de sistemas inteligentes para optimizar el uso de la radiación solar en la actividad agroindustrial en el territorio de la UNAJ	Investigador
	1/7/2018	1/7/2020	Tecnologías de la información y las comunicaciones mediante IoT para la solución de problemas en el medio socioproductivo	Director
	1/6/2021	1/6/2023	TECNOLOGÍAS DE IOT Y APRENDIZAJE AUTOMÁTICO PARA LA SOLUCIÓN DE PROBLEMAS	Director

			EN EL MEDIO PRODUCTIVO Y EL CUIDADO DEL MEDIO AMBIENTE	
	1/5/2015	1/5/2017	Factibilidad y Eficiencia de Aplicaciones en Telemedicina sobre Sistemas Embebidos. Aplicaciones en Arquitecturas Multiprocesador	Director
	1/1/2020	1/12/2024	INSTRUMENTACIÓN Y CONTROL APLICADO A SISTEMAS BIOLÓGICOS, BIOMÉDICOS Y ROBÓTICOS	Investigador
	1/1/2016	1/12/2019	Microtecnologías y Nuevas Tecnologías de Sistemas Digitales	Investigador
	1/1/2012	1/12/2015	Microtecnologías y Sistemas Reconfigurables II	Becario de I+D

Página 1 de 2 (13 ítems) < [1] 2 >

7.3. Principales productos de los últimos 5 años.

7.3.1. Principales productos obtenidos en los siguientes tipos.

Origen CVar: Producción > Producción científica

a) Publicaciones en revistas.

Acciones	Tipo	Título	Revista	Año	Volumen	Página inicial	Página final
	Con Referato	Novedoso sistema automático de detección y reconocimiento de escorpiones basado en técnicas de aprendizaje automático	IOPScience	2021	2		
	Con Referato	Extraction of the minority carrier transport properties of solar cells using the Hovel model and genetic algorithms	MEASUREMENT SCIENCE & TECHNOLOGY (PRINT)	2019			
	Con Referato	Análisis de Eficiencia en Sistemas de Cómputo de Alta Performance Reconfigurables	Tecnología y Ciencia	2018	33	23	28
	Con Referato	Desarrollo de Algoritmos de Procesamiento de Imágenes Basados en Operadores de Ventana? sobre una FPGA	XVII Workshop de Iberchip	2011	1	156	161
	Con Referato	Parámetros de diseño en conmutadores electrostáticos MEMS	XVII Congreso de Iberchip	2011	1	150	156

b) Partes de libros.

Acciones	Tipo de parte	Título de la parte	Título del libro	Año	Editorial	Lugar de impresión	Páginas	Página inicial	Página final
No hay información disponible.									

c) Libros.

Acciones	Título del libro	Editorial	Lugar de impresión	Año	Páginas
	Sistemas digitales basados en microcontroladores	Editorial de la Universidad Nacional de La Plata (EDULP)	La Plata	2019	172
	Introducción a la organización y arquitectura de la computadora	Universidad Nacional Arturo Jauretche	Florencio Varela	2018	102

7.3.2. Resultados pasibles de ser protegidos a través de instrumentos de propiedad intelectual como patentes, derechos de autor, etc., y desarrollos que no pueden ser protegidos por instrumentos de propiedad intelectual como las tecnologías organizacionales u otros.

Origen CVar: Producción > Producción tecnológica

a) Títulos de propiedad intelectual.

Fecha de solicitud	Fecha de otorgamiento	Desarrollo o producto	Titular
		Diseño de un Sistema Host USB	

b) Desarrollos no pasibles de ser protegidos por títulos de propiedad intelectual.

Producto	Descripción
Diseño de un Sistema Host USB	Diseño y desarrollo de un Sistema Host USB con Lector SD para el intercambio de Archivos entre dispositivos, mediante un sistema de Archivos.

8. Participación en reuniones científicas o eventos artísticos

8.1. Participaciones que han sido publicadas.

Origen CVar: Producción > Producción científica > Trabajos en eventos CyT publicados

1 de 8 (72 ítems) < >					
Denominación de la actividad	Evento	Tipo de participación	Lugar	Año	Mes
Uso de TÉCNICAS DE CODISEÑO HARDWARE - SOFTWARE para el diseño de un decodificador de MP3	X Workshop de Iberchip	Congreso		2004	3
Análisis de Modelos Computacionales para Sistemas Embebidos.	XII Workshop de Iberchip	Congreso		2006	3
DESARROLLO DE UN MODULADOR QPSK UTILIZANDO ENTORNO	XIII Workshop de Iberchip	Congreso		2007	3
OPTIMIZACIÓN DE CÓDIGO C, MEDIANTE SUBROUTINAS DE PUNTO	XIII Workshop de Iberchip	Congreso		2007	3
Sistema Embebido de Monitoreo Web	XV Workshop de Iberchip	Congreso		2009	3
Implementación de un Algoritmo para procesamiento de imágenes en una FPGA	Congreso de microelectrónica Aplicada UEA 2010	Congreso		2010	7
Sistema Embebido de Monitoreo Web	XV Workshop de Iberchip	Congreso	Argentina	2009	3
Sistema para monitoreo de variables en cámaras de Refrigeración	XV Workshop de Iberchip	Congreso	Argentina	2009	3
Enseñanza de Circuitos digitales y Microcontroladores	Segundo Congreso Virtual de Microcontroladores y sus Aplicaciones	Congreso	Argentina	2010	10
Implementación de un Algoritmo para Procesamiento de Imágenes en una FPGA	Congreso de Microelectrónica Aplicada 2010	Congreso	Argentina	2010	7

8.2. Participaciones que no han sido publicadas.

Origen CVar: Producción > Producción científica > Trabajos en eventos CyT no publicados

Denominación de la actividad	Evento	Tipo de participación	Lugar	Año	Mes
Entorno de Desarrollo Ptolemy	XI jornadas de jóvenes Investigadores de la AUGM	Jornada		2003	9
Entorno de Desarrollo Ptolemy	AUGM 2003	Jornada	Argentina	2003	10

Adaptador USB a LPT para la recuperación de equipos de rehabilitación	III Congreso de Microelectrónica Aplicada	Congreso	Argentina	2012	9
Procesamiento de Imágenes Médicas Sobre una FPGA para la detección de bordes	III Congreso de Microelectrónica Aplicada	Congreso	Argentina	2012	9
Sistema integrado lector SD y USB	III Congreso de Microelectrónica Aplicada	Congreso	Argentina	2012	9
Metodología innovadora para el uso de Procesadores mediante Software Embebido en Arquitectura de Computadoras	II Congreso Nacional de ingeniería Informática / Sistemas de Información - CoNaIISI 2013	Congreso	Argentina	2014	11
Detección de objetos utilizando el sensor Kinect	LACCEI Latin American and Caribbean Conference for Engineering and Technology	Conferencia	Ecuador	2014	7

9. Participación en comités evaluadores y jurados

9.1. Evaluación de personal de ciencia y tecnología, jurado de tesis y/o premios.

Origen CVar: Antecedentes > Evaluación > Evaluación de personal CyT y jurado de tesis y/o premios

Año	Tipo de evaluación	Institución	País	Ciudad
2018	Jurado de concursos docentes	UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	argentina	Florencio Varela
2018	Jurado de concursos docentes	UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	argentina	Florencio Varela
2017	Jurado de concursos docentes	DEPARTAMENTO DE QUIMICA ; FACULTAD DE CS.EXACTAS ; UNIVERSIDAD NACIONAL DE LA PLATA	argentina	La Plata
2017	Jurado de concursos docentes	UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	argentina	Florencio Varela
2016	Jurado de concursos docentes	UNIVERSIDAD NACIONAL ARTURO JAURETCHE (UNAJ)	argentina	Florencio Varela
2011	Jurado de concursos docentes	FACULTAD DE INGENIERIA ; UNIVERSIDAD NACIONAL DE LA PLATA	argentina	La Plata

9.2. Evaluación de programas/proyectos de investigación y desarrollo y/o extensión.

Origen CVar: Antecedentes > Evaluación > Evaluación de programas/proyectos de I+D y/o extensión

Año	Institución	País	Ciudad
No hay información disponible.			

9.3. Evaluación de trabajos en revistas de ciencia y tecnología.

Origen CVar: Antecedentes > Evaluación > Evaluación de trabajos en revistas de CyT

Año	Revista	País	Ciudad
2019	Revista Facultad de Ingeniería	Colombia	Tunja

9.4. Evaluación institucional.

Origen CVar: Antecedentes > Evaluación > Evaluación institucional

Año	Tipo de evaluación	Institución	País	Ciudad
No hay información disponible.				

10. Otra información

10.1. Incluya toda otra información adicional que considere pertinente.

Autor de 3 Apuntes de Cátedra para la materia Ccircuitos Digitales y Microprocesadores



